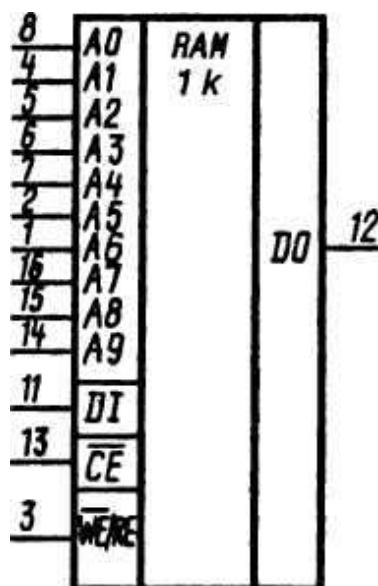


## К565РУ2А, К565РУ2Б, КР565РУ2А, КР565РУ2Б

Микросхемы представляют собой статическое оперативное запоминающее устройство емкостью 1024 бит (1024x1) со схемами управления. Содержат 7142 интегральных элемента. Корпус типа 201.16-11, масса не более 1,8 г и 2103.16-11, масса не более 1 г.



Условное графическое обозначение К565РУ2, КР565РУ2

Назначение выводов: 1 - вход адресный столбца А6; 2 - вход адресный столбца А5; 3 - вход сигнала запись - считывание  $\overline{WE}/RE$ ; 4 - вход адресный строки А1; 5 - вход адресный строки А2; 6 - вход адресный строки А3; 7 - вход адресный строки А4; 8 - вход адресный строки А0; 9 - общий; 10 - напряжение питания; 11 - выход информационный DI; 12 - выход информационный D0; 13 - вход сигнала разрешения  $\overline{CE}$ ; 14 - вход адресный столбца А9; 15 - вход адресный столбца А8; 16 - вход адресный столбца А7.

Таблица истинности

Входы				Рабочие состояние
$\overline{CE}$	$\overline{WE}/RE$	DI	D0	
0	любое	любое	Большое $R_{\text{вых}}$ (выход закрыт)	Микросхема не выбрана, Режим хранения Запись "0" Запись "1" Считывание
0	0	0	0	
0	0	1	1	
0	1	любое	0 или 1	

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 10%
Напряжение низкого уровня сигнала выходной информации .....	≤ 0,35 В
Напряжение высокого уровня сигнала выходной информации .....	≥ 2,3 В
Ток потребления.....	≤ 60 мА
Ток утечки на входе (на выходе) .....	≤ 2 мкА
Потребляемая мощность .....	≤ 385 мВт
Время выборки адреса, время цикла записи, время цикла считывания:	
- КР565РУ2А .....	≤ 400 нс
- КР565РУ2Б.....	≤ 800 нс
Длительность сигнала адреса:	
- КР565РУ2А .....	≥ 600 нс
- КР565РУ2Б.....	≥ 1000 нс
Время сдвига сигнала записи (сигнала разрешения) относительно сигнала адреса:	
- КР565РУ2А .....	30...60 нс
- КР565РУ2Б.....	≥ 200 нс
Длительность сигнала считывания:	
- КР565РУ2А .....	≥ 120 нс
- КР565РУ2Б.....	≥ 250 нс
Длительность сигнала разрешения:	
- КР565РУ2А .....	≥ 280 нс
- КР565РУ2Б.....	≥ 550 нс
Время удержания сигнала информации относительно сигнала выбора адреса строк, столбцов:	
- КР565РУ2А .....	≥ 600 нс
- КР565РУ2Б.....	≥ 1000 нс
Время выборки разрешения:	
- КР565РУ2А .....	≥ 220 нс
- КР565РУ2Б.....	≥ 500 нс
Время перехода при включении и выключении .....	≤ 40 нс
Входная емкость.....	≤ 7 пФ
Выходная емкость .....	≤ 12 пФ

## Предельно допустимые режимы эксплуатации

Напряжение питания .....	≤ 5,5 В
Напряжение на любом выводе .....	≤ 5,5 В
Выходной ток низкого уровня .....	≤ 2,1 мА
Выходной ток высокого уровня .....	≤ 0,1 мА

Емкость нагрузки ..... ≤ 140 пФ  
Температура окружающей среды ..... -10...+70 °С

### **Рекомендации по применению**

Допустимое значение статического потенциала 100 В. Коэффициент объединения по выходу не более 4 и 1 вход ТТЛ схемы (типа серии К155). Неиспользуемые в схемном решении входы необходимо подключать к источнику питания  $U_{п}$  или общей шине. Максимальный входной низкий уровень ≤ 0,8 В; минимальный входной высокий уровень ≥ 2 В. Формовка выводов не рекомендуется.